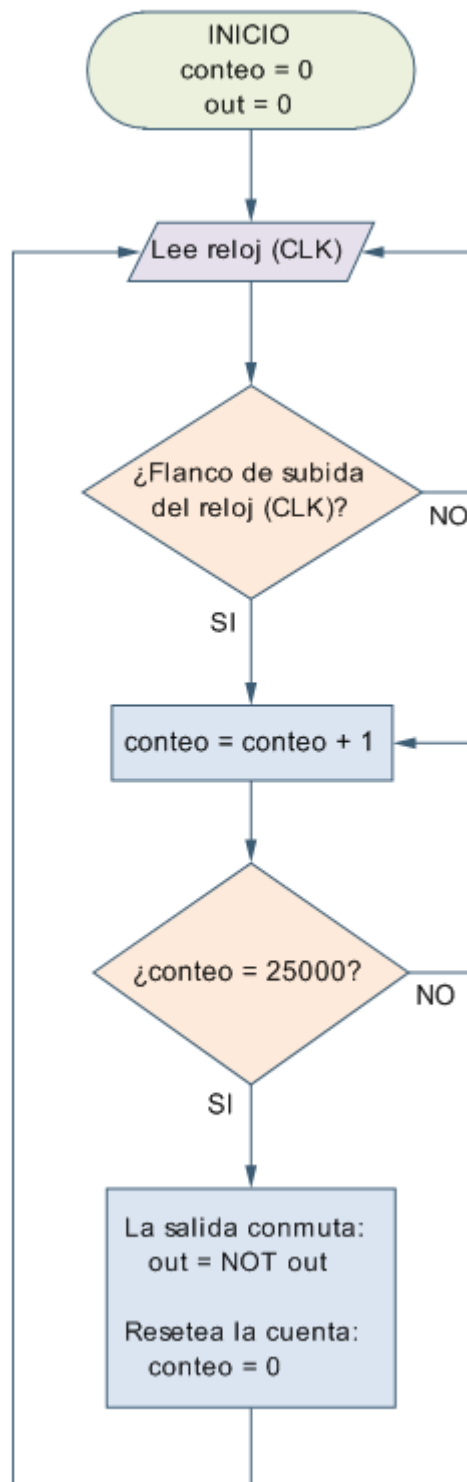


## APÉNDICE B

Diagramas de flujo:

**DIAGRAMA 1** – Diagrama de flujo detallado del divisor de frecuencia de 50MHz a 1KHz.

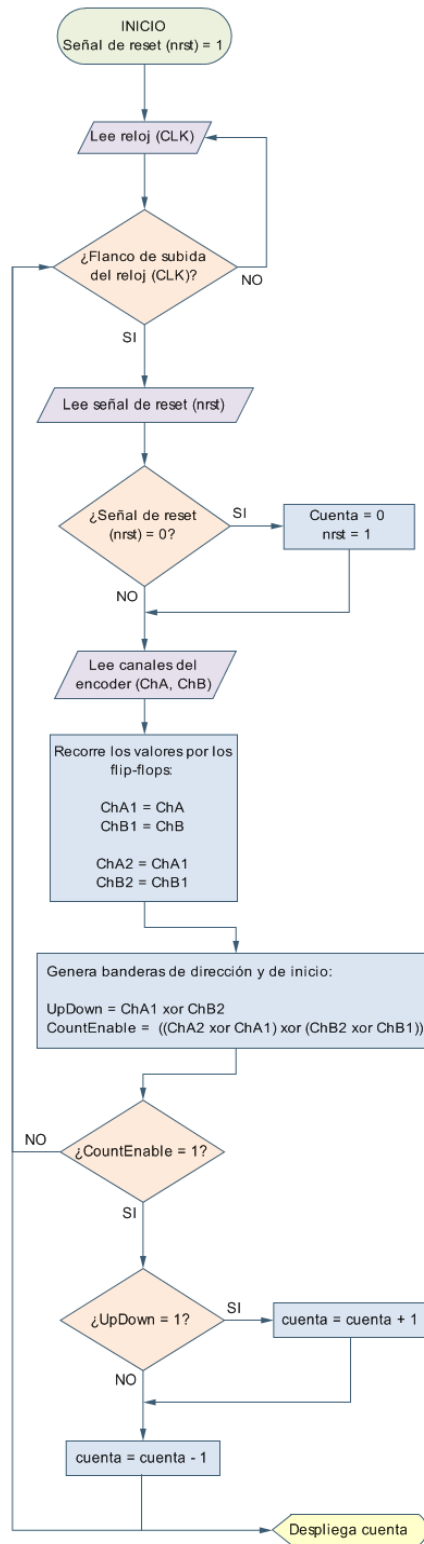


DIAGRAMA 2 – Diagrama de flujo detallado del funcionamiento del encoder.

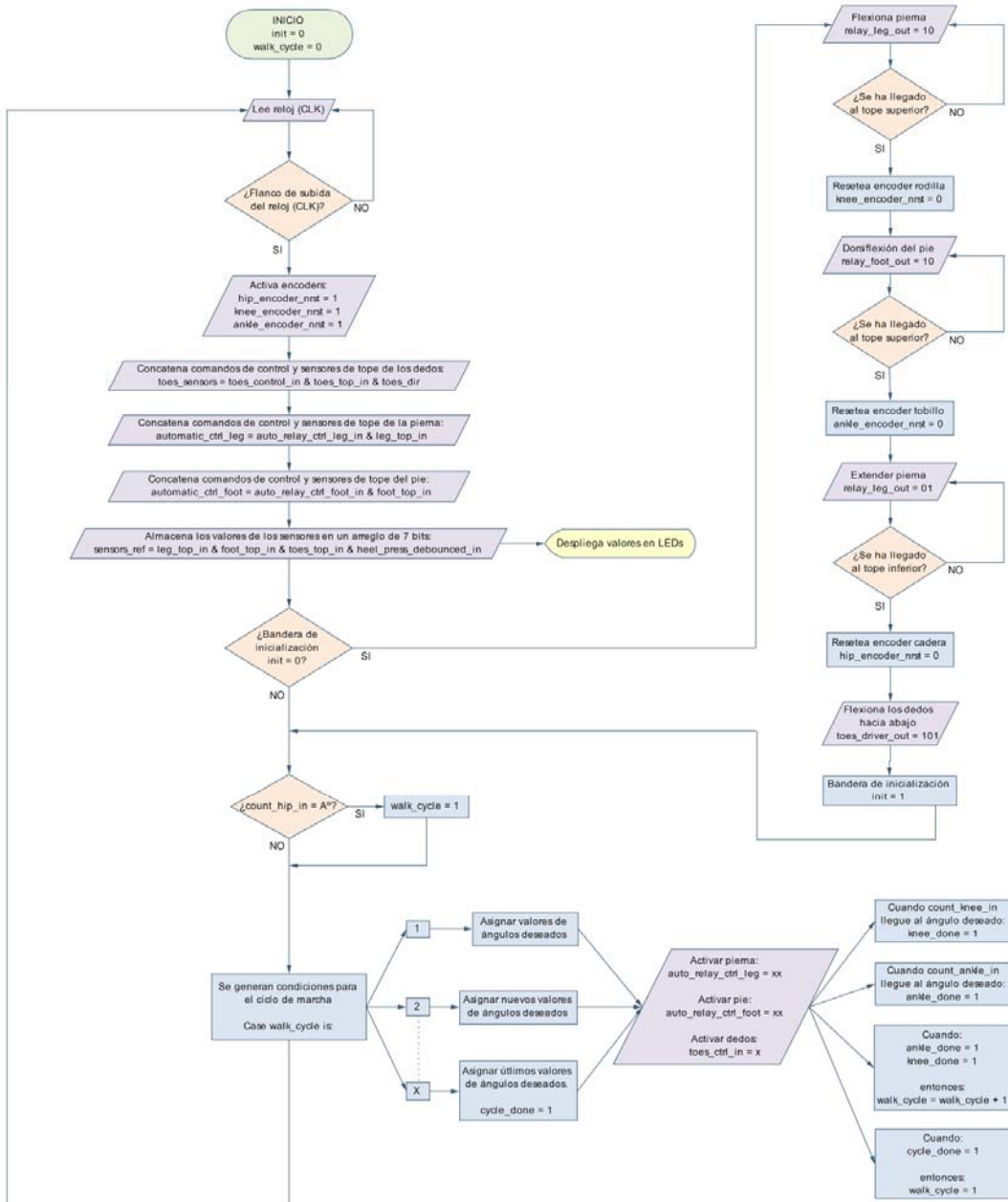


DIAGRAMA 3 – Diagrama de flujo detallado del control automático del prototipo (1ª parte).

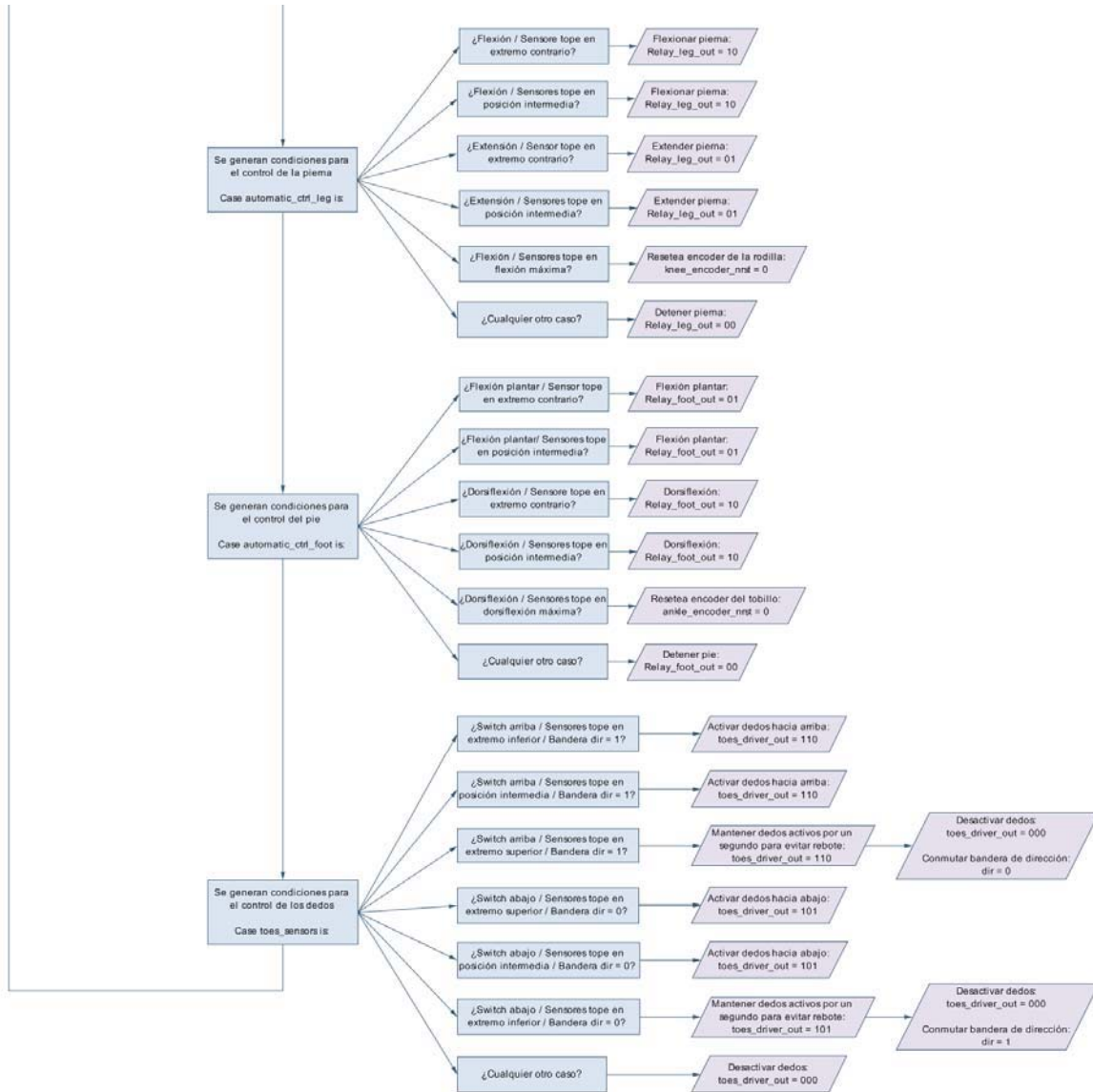


DIAGRAMA 4 – Diagrama de flujo detallado del control automático del prototipo (2ª parte).

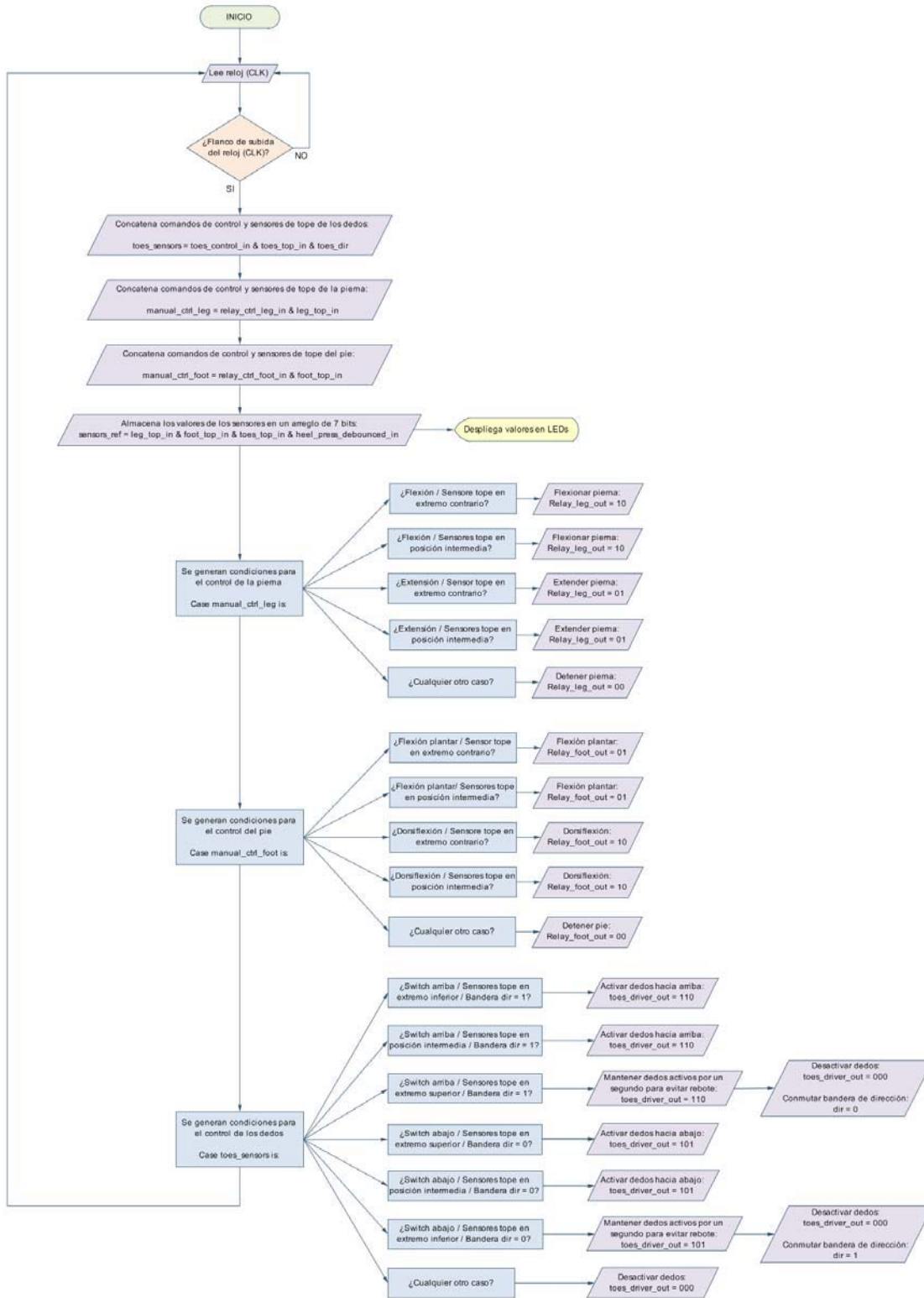


DIAGRAMA 5 – Diagrama de flujo detallado del control manual del prototipo.