

Referencias

- [1] R. Camacho, «Arquitectura von Neumann y arquitectura Harvard,» Blogspot, 09 April 2012. [En línea]. Available:
<http://rcmcomputointegrado.blogspot.mx/2012/04/arquitectura-von-neumann.html>.
[Último acceso: 01 April 2016].
- [2] E. Roberts, «risc vs cisc,» 2000. [En línea]. Available:
<http://cs.stanford.edu/people/eroberts/courses/soco/projects/risc/riscisc/>.
- [3] A. Fellers, «Autonomous Quadcopter,» 24 April 2015. [En línea]. Available:
<https://www.evansville.edu/majors/eecs/downloads/projects2015/AndrewFellersReport.pdf>. [Último acceso: 01 April 2016].
- [4] UBA, «Facultad de Ingenieria: Seminario de Electronica: Sistemas Embebidos,» Universidad de Bueno Aires, 27 May 2010. [En línea]. Available:
<http://laboratorios.fi.uba.ar/lse/seminario/trabajos-finales.html>. [Último acceso: 04 April 2016].
- [5] R. P. A. Fernando E. Valdez Perez, Fundamentos y Aplicaciones con PIC, España: Marcombo, 2006.
- [6] Microchip, «Dept. of Mechanical Engineering, Vrije Universiteit Brussel,» 2003. [En línea]. Available:
<http://mech.vub.ac.be/teaching/info/mechatronica/PIC16F87XA.pdf>. [Último acceso: 06 April 2016].
- [7] Microchip, «Downloads/DeviceDoc,» 2010. [En línea]. Available:

- <http://ww1.microchip.com/downloads/en/DeviceDoc/41350E.pdf>. [Último acceso: 08 April 2016].
- [8] Microchip, «Downloads/DeviceDoc,» 2013. [En línea]. Available: <http://ww1.microchip.com/downloads/en/DeviceDoc/41675A.pdf>. [Último acceso: 08 April 2016].
- [9] Wikipedia, «Arquitectura ARM,» es.wikipedia, 01 April 2016. [En línea]. Available: https://es.wikipedia.org/wiki/Arquitectura_ARM. [Último acceso: 09 April 2016].
- [10] J. Yiu, The definitve guide to ARM Cortex-M0, Burlington: Elsevier, 2011.
- [11] Newark, «Review for FRDM-K20D50M : the first Freescale Freedom Board for the Kinetis-K MCUs serie (ARM Cortex-M4),» Element14 Community, 20 March 2013. [En línea]. Available: <https://www.element14.com/community/docs/DOC-53804/1/review-for-frdm-k20d50m-the-first-freescale-freedom-board-for-the-kinetis-k-mcus-serie-arm-cortex-m4>. [Último acceso: 10 April 2016].
- [12] Seedstudio, «Freescale FDRM KL25Z,» Seedstudio, [En línea]. Available: <http://www.seedstudio.com/depot/Freescale-FRDMKL25Z-p-1420.html>. [Último acceso: 10 April 2016].
- [13] ARM Ltd, «Cortex-M0 Devices Generic User Guide,» 2009. [En línea]. Available: <http://infocenter.arm.com/help/index.jsp?topic=/com.arm.doc.dui0497a/CHDCHEAG.html>. [Último acceso: 10 April 2016].
- [14] ARM Ltd, «Cortex™-M0+ Devices Generic User Guide,» 2012. [En línea]. Available: <http://infocenter.arm.com/help/index.jsp?topic=/com.arm.doc.dui0497a/CHDCHEAG.html>.

- G.html. [Último acceso: 10 April 2016].
- [15] S. B. A. Rishabh Singh Kurmi, «Design of AHB Protocol Block for Advanced Microcontrollers,» *International Journal of Computer Applications*, vol. 32, n° 8, p. 7, 2011.
- [16] C. M. B. T. Heli Shah, «Design & Implementation of Advance Peripheral Bus Protocol,» *International Journal of Scientific Engineering and Applied Science (IJSEAS)*, vol. 1, n° 3, p. 6, 2015.
- [17] ARM Ltd, «CMSIS - Cortex Microcontroller Software Interface Standard,» ARM Ltd, [En línea]. Available: <http://www.arm.com/products/processors/cortex-m/cortex-microcontroller-software-interface-standard.php>. [Último acceso: 12 April 2016].
- [18] Wikipedia, «KEIL (company),» en.wikipedia, 6 september 2015. [En línea]. Available: [https://en.wikipedia.org/wiki/Keil_\(company\)](https://en.wikipedia.org/wiki/Keil_(company)). [Último acceso: 12 April 2016].