

RESUMEN

RESUMEN

El presente trabajo tiene como objetivo implementar un demodulador de señales analógicas de AM mediante la programación del DSP TMS320C50 de Texas Instruments.

En el se explican los conceptos básicos del procesamiento digital de señales, la teoría de modulación de AM así como aspectos técnicos relacionados con el DSP TMS320C50. También se explica el procedimiento que se siguió en la implementación de los programas para demodular y la manera en cómo se trató de adaptar la interfaz utilizada en la tesis del modulador de AM para los fines de la presente investigación y lograr así una manera sencilla de utilizar el demodulador. Se incluye además una guía de usuario, misma que le guiará paso a paso para poder correr de forma sencilla y sin complicaciones el demodulador de AM en la tarjeta del DSP TMS302C50.

Uno de los objetivos importantes de esta tesis, consiste en el carácter didáctico para familiarizar a los estudiantes de la materia de procesamiento digital de señales con un DSP, dispositivo tan importante hoy en día para la solución de problemas de ingeniería electrónica que requieran de un alto grado de confiabilidad y precisión en el procesamiento de señales analógicas.